



Mohammad Eshghi

Professor
Department of Mechatronic
Engineering

Email: eshghi@abu.ac.ir

Tel: +9822449297



Educations:

- Ph.D. in Electrical Engineering, the Ohio State University.

Teaching Subject:

۱. طراحی پردازنده ها با مجموعه دستورالعمل های خاص ASIP (دکتری)
۲. مباحث ویژه در الکترونیک (سیستمهای کنترل فعال نویز) (دکتری)
۳. VHDL طراحی خودکار مدارهای دیجیتال (کارشناسی)
۴. آزمایشگاه ساختار کامپیوتر و میکروپروسور (کارشناسی)
۵. آزمایشگاه مدارهای منطقی (کارشناسی)
۶. آزمایشگاه معماری کامپیوتر (کارشناسی)
۷. آزمایشگاه میکروپروسورها (کارشناسی)
۸. اصول مهندسی برق (کارشناسی)
۹. برنامه نویسی کامپیوتر (کارشناسی)
۱۰. ساختار کامپیوتر و میکروپروسور (کارشناسی)
۱۱. کارآموزی (کارشناسی)
۱۲. مدارهای منطقی و سیستمهای دیجیتال (کارشناسی)
۱۳. معماری کامپیوتر (کارشناسی)

۱۴. میکروپروسسورها (کارشناسی)
۱۵. نوآوری، اخلاق و مهارت های مهندسی (کارشناسی)
۱۶. VHDL (کارشناسی ارشد)
۱۷. بکارگیری قابلیت مدارهای VISI در طراحی مدار (کارشناسی ارشد)
۱۸. سمینار (کارشناسی ارشد)
۱۹. طراحی اتوماتیک مدارهای دیجیتال با VHDL (کارشناسی ارشد)
۲۰. میکروپروسور ۲ (میکروپروسور پیشرفته) (کارشناسی ارشد)

Paper:

1. V. Abedifar, M. Furdek, A. Muhammad, M. Eshghi, L. Wosinska, "Routing, Modulation Format, Spectrum and Core Allocation in SDM Networks Based on Programmable Filterless Nodes" , In OSA Advanced Photonics Congress (Photonic Networks and Devices), 2018.
2. K. Rezagholipour, M. Eshghi, "Video Steganography Algorithm based on motion vector of moving object" , In IKT2016, 2016.
3. K. Rezagholipour, N. Massoudian, M. Eshghi, "Modeling and reducing overtaking accidents on two-lane curved road", 2016.
4. M. Pivezhandi, M. Eshghi, "ASIP Design for Two dimensional cordic based DFT and DCT algorithms" , In 6th International conference on computer and knowledge engineering- ICCKE2016, 2016.
5. T. Ejlali, M. Eshghi, "A new comparison algorithm for general 4-moduli set RNS", In ICEE 2016, 2016.
6. V. Abedifar, M. Eshghi, "How does node architecture impact reconfigurable optical networks", In ICEE 2016, 2016.
7. M. Moghaddam, M. Moaiyeri, M. Eshghi, "A Low-Voltage Level Shifter Based on Double-Gate MOSFET", In 18th CSI International Symposium on Computer Architecture Digital Systems (CADS 2015), 2015.
8. M. Moghaddam, M. Moaiyeri, M. Eshghi, "Ultra Low-Power 7T SRAM Cell Design Based on CMOS", In 23rd Iranian Conference on Electrical Engineering, 2015.

9. S. Daryanavard, M. Eshghi, A. Jahanian, "Design of CAD ASIP for JIT extensible processor Case study on PathFinder routing algorithm" , In 23rd Iranian Conference on Electrical Engineering, 2015.
10. L. Rahimzadeh, M. Eshghi, S. Timarchi, "Radix-4 Implementation of Redundant Interleaved Modular Multiplication on FPGA" , In I, 2014.
11. M. Moghaddam, M. Moaiyeri, A. Jalali, M. Eshghi, "Low-Voltage Multi-VTH Single-Supply Level Converters Based on CNTFETs" , In I, 2014.
12. V. Abedifar, M. Eshghi, S. Mirjalili, S. M., "An optimized virtual network mapping using PSO in cloud computing", In Iranian conference of electrical engineering (ICEE2013), 2013.
13. M. Eshghi, "A Bacterial Foraging Optimization Algorithm with Self-Tuning", In 20th Iranian Conference on Electrical Engineering (ICEE), 2012.
14. M. Eshghi, "DESIGN OF A RECONFIGURABLE PARALLEL CONVOLVER", In The 19th International Conference on Systems Signals and image Processing IWSSIP 2012, 2012.
15. M. L., M. Eshghi, "Non-iterative RNS Division Algorithm", In Proceeding of the International multiconference of engineers and computer scientists 2012(IMECS 2012), 2012.
16. M. Dehnavi, N. Attarzadeh, M. Eshghi, "Real Time Eye State Recognition", In ICEE2011, 2011.
17. S. Sharafinezhad, H. Alizadeh, M. Eshghi, "Image Denoising Using Adaptive Ensemble Empirical Mode Decomposition" , In 7th Iranian Conference on Machine vision and image processing, 2011.
18. S. Gholami borojeni, M. Eshghi, A. Jalali, "Design of an ANC system using PBS-LMS algorithm in the secondary path modeling filter" , In INTER-NOISE and NOISE-CON Congress and Conference Proceedings, 2009.
19. M. Eshghi, "A clustered noc in group communication" , In IEEE TENCON 2008, 2008.
20. M. Eshghi, "Convex combination of two adaptive filters for PBS-LMS algorithm", In 15th international conference mixed design of integrated circuits and systems, 2008.
21. M. Eshghi, "Design and implementation of a parallel adaptive filter using PBS-LMS algorithm in a convex structure", In 6th IEEE east-west design test symposium ewdts 2008, 2008.
22. M. Eshghi, "On design of multiple-valued sequential reversible circuits for nanotechnology based systems", In IEEE TENCON 2008, 2008.

23. M. Eshghi, A. Jalali, "A modular design for an active noise control system" , In IEEE TENCON 2008, 2008.
24. M. Eshghi, M. A., "A parallel circular-scan architecture using multiple-hot decoder", In 15th international conference mixed design of integrated circuits and systems, 2008.
25. M. Rezaee, M. Eshghi, H. Tanhaee adimi, "An efficient inner (de) interleaver architecture for DVB-T systems", In 6th IEEE east-west design test symposium ewdts 2008, 2008.
26. A. Jalali, S. Gholami borojeni, M. Eshghi, "Design and implementation of a fast active noise control system on FPGA", In Proceeding of the15th mediterranean conference on control automation, 2007.
27. M. Eshghi, "Design and simulation of encryption system based on pseudo random number generator and tompkins-paige permutation algorithm using VHDL", In Proceedings of the international conference on robotics vision information and sigal processing ro, 2007.
28. M. Eshghi, S. Gholami boroojeni, A. Jalali, "A hardware design foer an online ANC system" , In Proceeding of the15th mediterranean conference on control automation, 2007.
29. M. Eshghi, "Implementation of PBS_LMSalgorithm for adaptive Filters on FPGA", In IEEE TENCON, 2006.
30. N. Massoudian, M. Eshghi, "Design an intelligent curve to reduce the accident rate", In The 8nd Annual Congress of Iranian Society of Metallurgical Engineers, 2004.
31. M. Eshghi, "A modification to circular-scan architecture to improve test data compression".
32. M. Eshghi, M. Azimipoor, M. Bonyadi, "Efficient test patterns generation for VLSI circuits using immune genetic algorithm".
۳۳. ف. قهاری آهنگرکلائی، ک. جعفری دینانی، م. عشقی، "یک الگوریتم آنلاین مبتنی بر روش سوپررزولوشن، جهت پردازش تصاویر ویدئویی" نهمین کنفرانس ماشین بینایی و پردازش تصویر ایران، ۱۳۹۴.
۳۴. ک. قلی زاده طلوتی، ع. جلالی، م. عشقی، "طراحی یک الگوریتم پیروی از دیوار برای خودروی هوشمند جهت طی پیچ ها" بیستمین کنفرانس مهندسی برق ایران ICEE2012, 1391.
۳۵. م. عشقی، ش. انصافی، م. میرعمادی، م. ناصری، آ. کی پور، "تشخیص حروف جدا و پیوسته فارسی با استفاده از عناصر ابتدایی تشکیل دهنده حروف" هفدهمین کنفرانس مهندسی برق ایران، ۱۳۸۸.